Visualizzazione di una domanda

Domanda 8753

Corso: *Fondamenti di Informatica 1 (gruppo 8-9) - Area dell'Informazione*

Argomento: *Unita' di elaborazione centrale*

Domanda: Quali delle seguenti affermazioni relative al modello di Von Neumann dell'architettura di un elaboratore sono corrette?

Risposte:

1. il bus collega i registri della CPU con la ALU e con l'unita' di controllo
2. il bus fornisce l'alimentazione elettrica alla CPU e alla memoria centrale
3. il bus collega la CPU con la memoria centrale, mentre la memoria secondaria e i dispositivi di input/output sono collegati alla CPU tramite un secondo bus (secondary bus)
4. il bus collega CPU, memoria centrale, memoria secondaria e dispositivi di input/output
5. nessuna delle risposte precedenti e' corretta

Informazioni presenti nel database:

Domanda: Quali delle seguenti affermazioni relative al modello di Von Neumann dell'architettura di un elaboratore sono corrette?

Peso: 1

Spiegazione:

File immagine:

File codice:

Pubblica: N

Risposte:

1. **Risposta:** il bus collega i registri della CPU con la ALU e con l'unita' di controllo
Punteggio: 0
Codice:

Immagine:

2. **Risposta:** il bus fornisce l'alimentazione elettrica alla CPU e alla memoria centrale

Punteggio: 0

Codice:

Immagine:

3. **Risposta:** il bus collega la CPU con la memoria centrale, mentre la memoria secondaria e i dispositivi di input/output sono collegati alla CPU tramite un secondo bus (secondary bus)

Punteggio: 0

Codice:

Immagine:

4. **Risposta:** il bus collega CPU, memoria centrale, memoria secondaria e dispositivi di input/output

Punteggio: 1

Codice:

Immagine:

5. **Risposta:** nessuna delle risposte precedenti e' corretta

Punteggio: 0

Codice:

Immagine:

CHIUDI FINESTRA

STAMPA